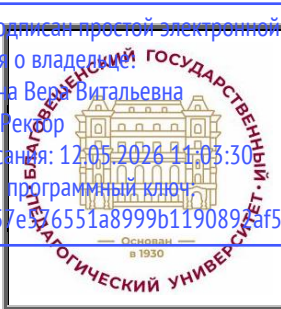



Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Щёкина Вера Витальевна
Должность: Ректор
Дата подписания: 12.05.2026 11:03:30
Уникальный программный ключ:
a2232a55157e376551a8999b1190897af5398942642d536b0373a454e37789

	МИНИСТЕРСТВО ПРОСВЕЩЕНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
	федеральное государственное бюджетное образовательное учреждение высшего образования «Благовещенский государственный педагогический университет»
	ОСНОВНАЯ ОБРАЗОВАТЕЛЬНАЯ ПРОГРАММА Рабочая программа дисциплины

УТВЕРЖДАЮ
Декан физико-математического
факультета ФГБОУ ВО «БГПУ»
 Т.А. Меределина
«27» июня 2022 г.

**Рабочая программа дисциплины
АРХИТЕКТУРА КОМПЬЮТЕРА**

**Направление подготовки
09.03.02 ИНФОРМАЦИОННЫЕ СИСТЕМЫ И ТЕХНОЛОГИИ**

**Профиль
«ИНФОРМАЦИОННЫЕ СИСТЕМЫ И ТЕХНОЛОГИИ»**

**Уровень высшего образования
БАКАЛАВРИАТ**

**Принята на заседании кафедры
информатики и МПИ
(протокол № 9 от «25» мая 2022 г.)**

Благовещенск 2022

СОДЕРЖАНИЕ

1 ПОЯСНИТЕЛЬНАЯ ЗАПИСКА	3
2 УЧЕБНО-ТЕМАТИЧЕСКОЕ ПЛАНИРОВАНИЕ	5
3 СОДЕРЖАНИЕ ТЕМ (РАЗДЕЛОВ)	6
4 МЕТОДИЧЕСКИЕ РЕКОМЕНДАЦИИ (УКАЗАНИЯ) ДЛЯ СТУДЕНТОВ ПО ИЗУЧЕНИЮ ДИСЦИПЛИНЫ	7
5 ПРАКТИКУМ ПО ДИСЦИПЛИНЕ	9
6 ДИДАКТИЧЕСКИЕ МАТЕРИАЛЫ ДЛЯ КОНТРОЛЯ (САМОКОНТРОЛЯ) УСВОЕННОГО МАТЕРИАЛА.....	9
7 ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ, ИСПОЛЬЗУЕМЫХ	14
В ПРОЦЕССЕ ОБУЧЕНИЯ	14
8 ОСОБЕННОСТИ ИЗУЧЕНИЯ ДИСЦИПЛИНЫ ИНВАЛИДАМИ И ЛИЦАМИ С ОГРАНИЧЕННЫМИ ВОЗМОЖНОСТЯМИ ЗДОРОВЬЯ	15
9 СПИСОК ЛИТЕРАТУРЫ И ИНФОРМАЦИОННЫХ РЕСУРСОВ	15
10 МАТЕРИАЛЬНО-ТЕХНИЧЕСКАЯ БАЗА	16
11 ЛИСТ ИЗМЕНЕНИЙ И ДОПОЛНЕНИЙ	17

1 ПОЯСНИТЕЛЬНАЯ ЗАПИСКА

1.1 Цель дисциплины: формирование компетенций в области организации компьютерной системы, как одного из видов информационной системы, освоение студентами теоретических и практических основ функционального и структурного устройства компьютера на разных уровнях рассмотрения (цифровом логическом уровне, микроархитектурном уровне, уровне архитектуры команд, уровне операционной системы, уровне языка «Ассемблера»), формирование представления о вычислительной системе как о целостном аппаратно-программном комплексе.

1.2 Место дисциплины в структуре ООП: Дисциплина «Архитектура компьютера» относится к дисциплинам обязательной части блока Б1 (Б1.О.31). Для освоения дисциплины используются знания, умения и виды деятельности, сформированные в процессе изучения дисциплин, «Информатика», «Дискретная математика», «Технологии программирования», «Операционные системы».

1.3 Дисциплина направлена на формирование следующих компетенций: ОПК-2, ПК-3.

- **ОПК-2.** Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности, **индикаторами** достижения которой является:

- **ИД-1опк-2-знать:** современные информационные технологии и программные средства, в том числе отечественного производства при решении задач профессиональной деятельности
- **ИД-2опк-2-уметь:** выбирать современные информационные технологии и программные средства, в том числе отечественного производства при решении задач профессиональной деятельности
- **ИД-3опк-2-иметь навыки:** применения современных информационных технологий и программных средств, в том числе отечественного производства, при решении задач профессиональной деятельности.

- **ПК-3.** Способность обеспечивать требуемый качественный бесперебойный режим работы инфокоммуникационной системы, **индикаторами** достижения которой является:

- **ИД-3пк-1-знает:** Модели Института инженеров по электротехнике и радиоэлектронике (IEEE). Модель взаимодействия открытых систем (OSI) ISO. Основы системного администрирования. Средства защиты от несанкционированного доступа операционных систем и систем управления базами данных. Требования охраны труда при работе с сетевой аппаратурой, с аппаратными, программно-аппаратными и программными средствами администрируемой инфокоммуникационной системы
- **ИД-3пк-2-умеет:** Идентифицировать права пользователей по доступу к программно-аппаратным средствам. Конфигурировать операционные системы, сетевые устройства. Параметризовать протоколы канального, сетевого и транспортного уровня модели взаимодействия открытых систем. Применять программно-аппаратные средства для диагностики отказов и ошибок сетевых устройств. Тестирование прототипа ИС на проверку корректности архитектурных решений.
- **ИД-3пк-3-владеет навыком:** Управление доступом к программно-аппаратным средствам. Контроль использования ресурсов сетевых устройств и ПО. Управление

ние безопасностью сетевых устройств и ПО. Применять программно-аппаратные средства для диагностики отказов и ошибок ПО.

1.4 Перечень планируемых результатов обучения. В результате изучения дисциплины студент должен

знать:

- основные принципы организации и функционирования ЭВМ и вычислительных систем на разных уровнях рассмотрения;
- основы программирования на языке «Ассемблер»
- основные характеристики и возможности ЭВМ;
- области применения наиболее распространенных типов ЭВМ;

уметь:

- программировать простые программы на языке «Ассемблер»
- создавать цифровые логические схемы для реализации различных сложных логических функций;

владеть:

- навыками сборки и настройки ПК из комплектующих;
- методами измерения производительности вычислительных систем.

1.5 Общая трудоемкость дисциплины «Архитектура компьютера» составляет 3 зачетные единицы (далее – ЗЕ) (108 часов).

Программа предусматривает изучение материала на лекциях и практических занятиях. Предусмотрена самостоятельная работа студентов по темам и разделам. Проверка знаний осуществляется фронтально, индивидуально.

1.6 Объем дисциплины и виды учебной деятельности

Объем дисциплины и виды учебной деятельности (очная форма обучения)

Вид учебной работы	Всего часов	Семестр 6
Общая трудоемкость	108	108
Аудиторные занятия	54	54
Лекции	26	26
Лабораторные работы	28	28
Самостоятельная работа	54	54
Вид итогового контроля		зачет

Объем дисциплины и виды учебной деятельности (заочная форма обучения)

Вид учебной работы	Всего часов	Семестр 7
Общая трудоемкость	108	108
Аудиторные занятия	14	14
Лекции	6	6
Лабораторные работы	8	8
Самостоятельная работа	90	90
Вид итогового контроля	4	зачет

2 УЧЕБНО-ТЕМАТИЧЕСКОЕ ПЛАНИРОВАНИЕ

2.1 Очная форма обучения

Учебно-тематический план

№	Наименование тем (разделов)	Всего часов	Аудиторные занятия		Самостоятельная работа
			Лекции	Лабораторные работы	
1.	Многоуровневая компьютерная организация	6	4	-	4
2.	Цифровой логический уровень. Основные схемы	12	-	4	4
3.	Принципы организации памяти. ОЗУ. ПЗУ. Кэш-память. Внешняя и внутренняя память.	13	6	-	10
4.	Структурная организация микропроцессора.	9	4	6	6
5.	Шины. Работа шин. Организация ввода-вывода. Механизм прерываний	8	4	2	4
6.	Архитектура команд. Форматы команд. Введение в язык Ассемблер	34	4	14	10
7.	Уровень ОС. Виртуальная память	12	2	-	8
8.	Внешние устройства ввода-вывода	10	2	2	8
Зачет					
ИТОГО		108	26	28	54

Интерактивное обучение по дисциплине

№	Наименование тем (разделов)	Вид занятия	Форма интерактивного занятия	Кол-во часов
1.	Цифровой логический уровень. Основные схемы	лк	Обсуждение решения проблемных задач	4
2.	Архитектура команд. Форматы команд. Введение в язык Ассемблер	лк	Обсуждение решения проблемных задач	4
3.	Цифровой логический уровень. Основные схемы.	лб	Работа в парах	2
4.	Машинное исполнение команд	лб	Работа в парах	4
5.	Введение в Ассемблер. Основные команды.	лб	Работа в парах	4
ИТОГО				18

5.2 Заочная форма обучения

Учебно-тематический план

№	Наименование тем (разделов)	Всего часов	Аудиторные занятия		Самостоятельная работа
			Лекции	Лабораторные работы	
1.	Многоуровневая компьютерная организация	6	1	-	5
2.	Цифровой логический уровень. Основные схемы	12	1	2	9
3.	Принципы организации памяти. ОЗУ. ПЗУ. Кэш-память. Внешняя память	13	1	-	12
4.	Структурная организация микропроцессора.	9	1	2	6
5.	Шины. Работа шин. Организация ввода-вывода. Механизм прерываний	8	1	-	8
6.	Архитектура команд. Форматы команд. Введение в язык Ассемблер	34	1	4	32
7.	Уровень ОС. Виртуальная память	12	-	-	12
8.	Внешние устройства ввода-вывода	10	-	-	10
	Зачет	4			
ИТОГО		108	6	8	90

Интерактивное обучение по дисциплине

№	Наименование тем (разделов)	Вид занятия	Форма интерактивного занятия	Кол-во часов
1.	Цифровой логический уровень. Основные схемы	лк	Обсуждение решения проблемных задач	2
2.	Архитектура команд. Форматы команд. Введение в язык Ассемблер	лб	Обсуждение решения проблемных задач	2
	ИТОГО			4

3 СОДЕРЖАНИЕ ТЕМ (РАЗДЕЛОВ)

Тема 1. Многоуровневая компьютерная организация. Понятие многоуровневой компьютерной организации. Современные многоуровневые машины. Понятие архитектуры компьютера. Классификации ЭВМ по разным признакам. Характеристики ЭВМ. Принципы фон Неймана (классическая архитектура).

Тема 2. Цифровой логический уровень. Основные схемы. Вентили и их виды. Интегральные схемы. Комбинационные схемы: декодер, мультиплексор, демультиплек-

сор, компаратор. Арифметические схемы: сумматор, полусумматор, АЛУ. Тактовый генератор. Триггеры, защелки. Регистры.

Тема 3. Принципы организации памяти. ОЗУ. ПЗУ. КЭШ-память. Внешняя память. Логическая блок-схема памяти 4 на 3 (принцип работы). Понятие адреса. Микросхемы памяти. ОЗУ и ПЗУ. Виды, назначение. КЭШ-память (3-х уровневая модель). Кэш-память прямого отображения. Ассоциативная кэш-память с множественным доступом. Внешняя память. Виды. Характеристики памяти. Принципы работы различных видов внешней памяти.

Тема 4. Структурная организация микропроцессора. Микропроцессор (МП) i 8086. Его структура. Исполнительный блок. Устройство сопряжения с системной магистралью. Формирование физического адреса ОЗУ. Взаимодействие элементов при работе микропроцессора. Микросхема процессора. Алгоритм работы МП. Тракт данных. Признаки, по которым осуществляется классификация МП. RISC и CISC процессоры. Цоколевка типичного МП.

Тема 5. Шины. Работа шин. Организация ввода-вывода. Механизм прерываний.

Понятие шины. Характеристики шины. Способы передачи данных. Группы и виды шин. Устройства, работающие с шиной. Ширина шины. Арбитраж шины. Синхронизация шины. Два способа организации реакции процессора на события: опрос, прерывание. Понятие прерывания. Цикл осуществления прерываний. Схема контролера прерывания. Назначение ее основных элементов. Взаимодействие схемы с процессором и внешними устройствами при прерывании. Таблицы векторов прерываний. Возврат к программе после прерывания. Виды прерываний. Понятие стека. Работа стека при прерывании. Программные прерывания.

Тема 6. Архитектура команд. Форматы команд. Введение в язык «Ассемблер». Типы данных. Форматы команд. Критерии разработки для форматов команд. Расширение кода операций. Определение языка Ассемблера, его особенности, области применения. Понятие мнемонического кода операции. Компоненты предложения языка Ассемблер. Понятия метки, мнемоники, операнда, комментариев, константы. Основные типы и группы команд. Типы операндов. Основные способы адресации. Понятие макропроцессора, макровывозов (макрос), макроопределение, макрорасширение. Области применения макрокоманд. Команды пересылки данных. Арифметические и логические команды. Команды передачи управления. Команды int, call. Работа стека при вызове подпрограмм.

Тема 7. Уровень ОС. Виртуальная память. Уровень операционной системы (ОС). Виртуализация памяти (способы). Распределение памяти. Виртуальная память (ВП). Страничная организация ВП и ее реализация. Вызов страниц по требованию и рабочее множество. Политика замещения страниц. Размер страниц и фрагментация. Сегментация и ее реализация. Виртуальная память в процессоре Pentium II. Сегментно-страничная ВП.

Тема 8. Внешние устройства ввода-вывода. Понятие внешнего устройства. Их виды, характеристики. Принципы функционирования. Принципы управления внешними устройствами персонального компьютера. Базовая система ввода/вывода.

4 МЕТОДИЧЕСКИЕ РЕКОМЕНДАЦИИ (УКАЗАНИЯ) ДЛЯ СТУДЕНТОВ ПО ИЗУЧЕНИЮ ДИСЦИПЛИНЫ

Для успешного усвоения дисциплины необходима самостоятельная работа студентов:

- регулярная проработка теоретического материала по конспектам лекций и учебникам, а также материалам для закрепления, выставленным в СЭО БГПУ;
- регулярная проработка материалов, оставленных на самостоятельное изучение;
- систематическая работа на лабораторных занятиях;

В случае появления каких-либо вопросов следует обращаться к преподавателю в часы его консультаций. Критерием качества усвоения знаний могут служить аттестационные оценки по дисциплине и текущие оценки, выставяемые преподавателем в течение семестра.

Рекомендации по изучению отдельных тем курса:

При изучении тем № 1-8 особое внимание следует обратить на то, что часть содержания этих тем оставлена на самостоятельное изучение и при подготовке к ним студент должен пользоваться литературой, представленной по данному курсу. Также при изучении тем № 2, № 4, №5 и № 6 необходимо выполнить ряд лабораторных работ: при изучении темы № 2 лабораторную работу №1, 2 при изучении тем №4, 5, 6 – лабораторные работы № 3-6. Эти лабораторные работы выставлены в электронном виде во внутренней сети БГПУ и СЭО БГПУ и студенты имеют к ним свободный доступ.

Советы по подготовке к зачету:

При подготовке к зачету особое внимание следует обратить на следующее:

1. К моменту начала подготовки к зачету студент должен проработать все вопросы, оставленные на самостоятельное изучение.

2. Процесс подготовки к зачету будет проходить также легче, если к моменту начала подготовки студент пройдет весь курс лабораторных работ и пройдет все тесты, поскольку в них частично повторяются, расширяются и закрепляются некоторые темы теоретического курса.

Рекомендации по работе с литературой:

При изучении тем курса, оставленных на самостоятельное изучение, за основной источник подготовки можно взять литературные источники № 1,2,4, а также Интернет-ресурсы № 1-4. Для выполнения лабораторных работ целесообразно будет использовать литературные источники № 3,4.

Учебно-методическое обеспечение самостоятельной работы студентов по дисциплине

№	Наименование раздела (темы)	Формы/виды самостоятельной работы	Количество часов, в соответствии с учебно-тематическим планом
1.	Многоуровневая компьютерная организация	Работа ресурсами в СЭО, с конспектом лекций	4
2.	Цифровой логический уровень. Основные схемы	Работа с ресурсами в СЭО, с конспектом лекций, подготовка к лабораторным работам	4
3.	Принципы организации памяти. ОЗУ. ПЗУ. КЭШ-память. Внешняя память	Работа с ресурсами в СЭО, с конспектом лекций	10
4.	Структурная организация микропроцессора.	Работа с ресурсами в СЭО, с конспектом лекций, подготовка к лабораторным работам	6
5.	Шины. Работа шин. Организация ввода-вывода. Механизм прерываний	Работа с ресурсами в СЭО, с конспектом лекций	4
6.	Архитектура команд. Форматы команд. Введение в язык Ассем-	Работа с ресурсами в СЭО, с конспектом лекций, под-	10

	блер	готовка к лабораторным работам	
7.	Уровень ОС. Виртуальная память	Работа с ресурсами в СЭО, с конспектом лекций	8
8.	Внешние устройства ввода-вывода	Работа с ресурсами в СЭО, с конспектом лекций	8
	ИТОГО		54

5 ПРАКТИКУМ ПО ДИСЦИПЛИНЕ

Тема 1. Схемы цифрового логического уровня

Содержание

Построить основные схемы цифрового логического уровня. Разобраться с принципами их работы.

Литература:

1. Таненбаум, Э. Архитектура компьютера / Э. Таненбаум – СПб. : Питер, 2003. – 698с.
2. Буза, М. К. Архитектура компьютеров: учебник для студентов вузов / М. К. Буза. – Минск : Новое знание, 2007. – 559 с.(1).

Тема 2. Структурная организация микропроцессора

Содержание

Научиться основам работы в программе Debug. Написать и выполнить цифровые программы для микропроцессора Intel 8088.

Литература:

1. Таненбаум, Э. Архитектура компьютера / Э. Таненбаум – СПб. : Питер, 2003. – 698с.
2. Бройдо В. Л., Вычислительные системы, сети и телекоммуникации/В.Л.Бройдо – СПб.: Питер, 2011. - 554 с. – Режим доступа: <http://192.168.0.205/informatic/methodic/rockosey/Samost/BR.pdf>

Тема 3. Архитектура команд. Форматы команд. Введение в язык Ассемблер

Содержание

Научиться основам работы в программе Debug. Изучить основные команды языка Ассемблер для микропроцессора Intel 8088. Научиться писать программы на этом языке в Debug.

Литература:

1. Таненбаум, Э. Архитектура компьютера / Э. Таненбаум – СПб. : Питер, 2003. – 698с.
2. Бройдо В. Л., Вычислительные системы, сети и телекоммуникации/В.Л.Бройдо – СПб.: Питер, 2011. - 554 с. – Режим доступа: <http://192.168.0.205/informatic/methodic/rockosey/Samost/BR.pdf>
3. Юров, В. ASSEMBLER / В. Юров. – М.; Харьков; Минск; СПб. : Питер, 2001. – 622 с.

Тема 4. Введение в язык Ассемблер. Механизм прерываний. Экранные и клавиатурные операции

Содержание

Научиться основам работы в программе Debug. Изучить основы работы с командой **int** языка Ассемблер для микропроцессора Intel 8088.

Литература:

1. Таненбаум, Э. Архитектура компьютера / Э. Таненбаум – СПб. : Питер, 2003. – 698с.
2. Бройдо В. Л., Вычислительные системы, сети и телекоммуникации/В.Л.Бройдо – СПб.: Питер, 2011. - 554 с. – Режим доступа: <http://192.168.0.205/informatic/methodic/rockosey/Samost/BR.pdf>
3. Юров, В. ASSEMBLER / В. Юров. – М.; Харьков; Минск; СПб. : Питер, 2001. – 622 с.

6 ДИДАКТИЧЕСКИЕ МАТЕРИАЛЫ ДЛЯ КОНТРОЛЯ (САМОКОНТРОЛЯ) УСВОЕННОГО МАТЕРИАЛА

6.1 Оценочные средства, показатели и критерии оценивания компетенций

Индекс компетенции	Оценочное средство	Показатели оценивания	Критерии оценивания сформированности компетенций
ОПК-2	Тест	Низкий (неудовлетворительно)	Количество правильных ответов на вопросы теста менее 50 %
		Пороговый (удовлетворительно)	Количество правильных ответов на вопросы теста от 51-60 %
		Базовый (хорошо)	Количество правильных ответов на вопросы теста от 61-80 %
		Высокий (отлично)	Количество правильных ответов на вопросы теста от 80-100 %

ОПК-2, ПК-3	Индивидуальные задания, проблемные задачи, задания лабораторных работ	не зачтено	<p>Оценка «не зачтено» ставится, если:</p> <ul style="list-style-type: none"> – Лабораторная работа выполнена менее, чем на 70 процентов. – значительная часть решения заданий лабораторных работ – программы (схемы) на ЭВМ выполнена студентом не самостоятельно; – разработанная программа использует изучаемые механизмы и в исходном тексте программы соблюдаются выбранные правила оформления кода (способ именования переменных, выравнивание строк и другие соглашения в оформлении программ), но при этом: программа возвращает не всегда верный результат для различных исходных данных или студент не может объяснить алгоритм решения задачи на Ассемблере и/или студент не может пояснить смысл инструкций программы на Ассемблере; – при обсуждении алгоритма построения, работы схемы студент не может самостоятельно его объяснить; – при обсуждении алгоритма решения задачи студент не может самостоятельно в присутствии преподавателя внести изменения в программу.
----------------	---	------------	--

		зачтено	<p>Оценка «зачтено» ставится, если:</p> <ul style="list-style-type: none"> – лабораторная работа выполнена более, чем на 70 процентов. – разработанная программа или схема реализует требуемую в задании функциональность; – студент самостоятельно выполнил все этапы решения индивидуальной задачи на ЭВМ; – разработанная программа использует изучаемые механизмы и в исходном тексте программы соблюдаются выбранные правила оформления кода (способ именования переменных, выравнивание строк и другие соглашения в оформлении программ) исходный код программы понятен и ясно иллюстрирует принятые проектировочные решения; – программа или схема возвращает верный результат для различных исходных данных; – студент осмысленно и уверенно объясняет алгоритм построения и работы схемы; – студент осмысленно и уверенно объясняет алгоритм решения задачи на Ассемблере; – студент осмысленно и уверенно поясняет смысл инструкций программы на Ассемблере; – студент при обсуждении алгоритма решения задачи при необходимости может самостоятельно в присутствии преподавателя внести изменения в программу;
--	--	---------	---

6.2 Промежуточная аттестация студентов по дисциплине

Промежуточная аттестация является проверкой всех знаний, умений, компетенций и навыков студентов, приобретённых в процессе изучения дисциплины. Формой промежуточной аттестации по дисциплине является **зачёт**.

Для оценивания результатов освоения дисциплины применяется следующие критерии оценивания.

Критерии оценивания устного ответа на зачете

Оценка «зачтено» выставляется студенту, если студент:

- предоставил конспекты всех лекций в письменном виде, в том числе оставленных на самостоятельное изучение;
- прочно усвоил предусмотренный программой материал;
- правильно, аргументировано ответил на все вопросы, с приведением примеров;
- получил оценку «зачтено» по всем лабораторным работам, предусмотренных программой;
- прошел все тесты по данному предмету, получив проходной балл;
- показал глубокие систематизированные знания, владеет приемами рассуждения и сопоставляет материал из разных источников: теорию связывает с практикой, другими темами данного курса.

Оценка «не зачтено» выставляется студенту, если студент:

- предоставил менее 75% конспектов всех лекций в письменном виде, в том числе оставленных на самостоятельное изучение;
- показал незнание или непонимание большей, или наиболее важной части учебного материала, не владеет или плохо владеет терминологией;
- не верно, не аргументировано отвечает на менее, чем 51 % вопросов, заданных на зачете;
- не получил оценку «зачтено» по всем лабораторным работам, предусмотренных программой;
- не прошел все тесты по данному предмету или не получил по всем тестам проходной балл;
- не показал глубокие систематизированные знания, не способен связать теорию с практикой, с другими темами данного курса.

Процент сданных конспектов лекций, оставленных на самостоятельное изучение, баллы за тесты, процент качества выполнения и количества выполненных лабораторных работ, индивидуальных заданий рассчитывается в системе электронного обучения и учитывается при выставлении зачета.

6.3 Типовые контрольные задания или иные материалы, необходимые для оценки результатов освоения дисциплины

1. Понятия ВМ и компьютера. Их виды, области применения.
2. Классификации ЭВМ и их характеристики (самост.).
3. Понятие многоуровневой компьютерной организации. Трансляция и интерпретация. Понятия «программа» и «архитектура».
4. Современные многоуровневые машины. Вентили и их обозначения. Уровни -1-3.
5. Современные многоуровневые машины. Уровни 4-6. Понятие архитектуры.
6. Классическая архитектура ЭВМ. Архитектура ЭВМ Дж. фон Неймана.
7. Понятие памяти ЭВМ и ЗУ. Характеристики ЗУ.
8. Классификация ЗУ.
9. Понятие защелки и триггера. Асинхронная RS-защелка. Защелка с прямыми входами - схема и принцип работы. Понятие регистра.
10. Синхронная RS-защелка - схема и принцип работы.
11. Синхронная D-защелка, D -триггер - схема и принцип работы. Обозначения D-защелок, D –триггеров.
12. Память 4 на 3. Регистр. Буферные элементы. Два способа организации памяти. Микросхемы памяти.
13. Память. ОЗУ и ПЗУ. Виды, характеристика, назначение.

14. Устройства для повышения эффективности. Категории усовершенствования. Кэш память. Кэш-память с тремя уровнями.
15. Устройства для повышения эффективности. Категории усовершенствования. Локализация адресов. Модель кэш-памяти.
16. Устройства для повышения эффективности. Категории усовершенствования. Кэш-память прямого отображения.
17. Устройства для повышения эффективности. Категории усовершенствования. Ассоциативная кэш-память с множественным доступом.
18. Внешняя память. Виды. Носители.
19. Структурная схема микропроцессора. Исполнительный блок.
20. Структурная схема микропроцессора. Устройство сопряжения с системной магистралью.
21. Структурная схема микропроцессора. Взаимодействие элементов при работе микропроцессора. Тракт данных. Алгоритм выполнения команд.
22. Микросхема процессора. Цоколевка типичного центрального процессора.
23. Регистр флагов. Классификация микропроцессоров.
24. Шины. Определение шины и ее виды. Мультиплексная шина.
25. Вопросы разработки шин. Ширина шины.
26. Вопросы разработки шин. Арбитраж шины.
27. Механизм прерываний.
28. Виды прерываний.
29. Внешние устройства ввода вывода и их контроллеры.
30. Определение языка Ассемблера, его особенности, области применения. Объектный модуль. Загрузчик. Связывающий загрузчик.
31. Понятие мнемонического кода операции. Компоненты предложения языка Ассемблер. Понятия метки, мнемоники, операнда, комментариев, константы. Основные типы и группы команд. Типы операндов.
32. Понятие макропроцессора, макровывозов (макрос), макроопределение, макрорасширение. Области применения макрокоманд. Основные способы адресации.
33. Архитектура параллельных систем. Параллелизм на уровне команд. Конвейеры.
34. Архитектура параллельных систем. Параллелизм на уровне команд. Суперскалярная архитектура.
35. Архитектура параллельных систем. Параллелизм на уровне процессоров. Матричные и векторные процессоры.
36. Архитектура параллельных систем. Мультипроцессоры и мультикомпьютеры.

7 ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ, ИСПОЛЬЗУЕМЫХ В ПРОЦЕССЕ ОБУЧЕНИЯ

Информационные технологии – обучение в электронной образовательной среде с целью расширения доступа к образовательным ресурсам, увеличения контактного взаимодействия с преподавателем, построения индивидуальных траекторий подготовки, объективного контроля и мониторинга знаний студентов.

В образовательном процессе по дисциплине используются следующие информационные технологии, являющиеся компонентами Электронной информационно-образовательной среды БГПУ:

- Официальный сайт БГПУ;
- Система электронного обучения ФГБОУ ВО «БГПУ»;
- Мультимедийное сопровождение лекций и практических занятий;

8 ОСОБЕННОСТИ ИЗУЧЕНИЯ ДИСЦИПЛИНЫ ИНВАЛИДАМИ И ЛИЦАМИ С ОГРАНИЧЕННЫМИ ВОЗМОЖНОСТЯМИ ЗДОРОВЬЯ

При обучении лиц с ограниченными возможностями здоровья применяются адаптивные образовательные технологии в соответствии с условиями, изложенными в разделе «Особенности организации образовательного процесса по образовательным программам для инвалидов и лиц с ограниченными возможностями здоровья» основной образовательной программы (использование специальных учебных пособий и дидактических материалов, специальных технических средств обучения коллективного и индивидуального пользования, предоставление услуг ассистента (помощника), оказывающего обучающимся необходимую техническую помощь и т.п.) с учётом индивидуальных особенностей обучающихся.

9 СПИСОК ЛИТЕРАТУРЫ И ИНФОРМАЦИОННЫХ РЕСУРСОВ

9.1 Литература

1. Буза, М. К. Архитектура компьютеров: учебник для студентов вузов / М. К. Буза. – Минск : Новое знание, 2007. – 559 с.(1)
2. Толстобров, А. П. Архитектура ЭВМ : учебное пособие для вузов / А. П. Толстобров. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2022. — 154 с. — (Высшее образование). — ISBN 978-5-534-12377-7. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/496167> (дата обращения: 13.10.2022).

9.2 Базы данных и информационно-справочные системы

1. Федеральный портал «Российское образование» - <http://www.edu.ru>.
2. Всероссийский образовательный портал «Информационно-коммуникационные технологии педагогам» - <https://edu-ikt.ru/>
3. Российский портал открытого образования - <http://www.openet.ru/University.nsf/>
4. Портал научной электронной библиотеки - <http://elibrary.ru/defaultx.asp>.
5. Бройдо В. Л., Вычислительные системы, сети и телекоммуникации/В.Л.Бройдо – СПб.: Питер, 2011. - 554 с. – Режим доступа:
<http://192.168.0.205/informatic/methodic/rockosey/Samost/BR.pdf>
6. Майко, Г.В. Assembler для IBM PC / Г.В. Майко. – М. : Бизнес-Информ, Сирин, 1999. – 212 с.
7. Таненбаум, Э. Архитектура компьютера / Э. Таненбаум – СПб. : Питер, 2003. – 698с.
8. Юров, В. ASSEMBLER / В. Юров. – М.; Харьков; Минск; СПб. : Питер, 2001. – 622 с.
9. <http://www.intuit.ru> - Бесплатный курс «Архитектура параллельных вычислительных систем», автор Барский А.Б.
10. <http://www.intuit.ru> - Бесплатный курс «Архитектуры и топологии многопроцессорных вычислительных систем», авторы Богданов А.В., Станкова Е.Н., Мареев В.В., Корхов В.В.

11. <http://www.intuit.ru> - Бесплатный курс «Архитектура и организация ЭВМ», авторы Гуров В.В., Чуканов В.О.
12. <http://www.intuit.ru> – Бесплатный курс «Организация вычислительных систем», авторы Ершова, Н.Ю., Соловьев, А.В.

9.3 Электронно-библиотечные ресурсы

1. ЭБС «Юрайт». - Режим доступа: <https://urait.ru>
2. Полпред (обзор СМИ). - Режим доступа: <https://polpred.com/news>

10 МАТЕРИАЛЬНО-ТЕХНИЧЕСКАЯ БАЗА

Для проведения занятий лекционного и лабораторного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используются аудитории, оснащённые учебной мебелью, аудиторной доской, компьютером(рами) с установленным лицензионным специализированным программным обеспечением, коммутатором для выхода в электронно-библиотечную систему и электронную информационно-образовательную среду БГПУ, мультимедийными проекторами, экспозиционными экранами, учебно-наглядными пособиями (мультимедийные презентации).

Самостоятельная работа студентов организуется в аудиториях оснащенных компьютерной техникой с выходом в электронную информационно-образовательную среду вуза, в специализированных лабораториях по дисциплине, а также в залах доступа в локальную сеть БГПУ, в лаборатории психолого-педагогических исследований и др.

Лицензионное программное обеспечение: операционные системы семейства Windows, офисные программы Microsoft office, Libreoffice, OpenOffice; программы «Модель программируемой логической матрицы», «DosBox», «Debug», системы программирования «Turbo-Pascal» и C++.

Разработчик: Рокосей В.А., кандидат физико-математических наук, доцент.

11 ЛИСТ ИЗМЕНЕНИЙ И ДОПОЛНЕНИЙ

Утверждение изменений и дополнений в РПД для реализации в 2023/2024 уч. г.

РПД пересмотрена, обсуждена и одобрена для реализации в 2023/2024 учебном году на заседании кафедры информатики и методики преподавания информатики (протокол № 8 от 24.05.2023 г.).

Утверждение изменений и дополнений в РПД для реализации в 2024/2025 уч. г.

РПД обсуждена и одобрена для реализации в 2024/2025 уч. г. без изменений на заседании кафедры информатики и методики преподавания информатики (протокол №8 от 29.05.2024 г.).

Утверждение изменений и дополнений в РПД для реализации в 2025/2026 уч. г.

РПД обсуждена и одобрена для реализации в 2025/2026 уч. г. на заседании кафедры информатики и методики преподавания информатики (протокол №6 от 26.03.2025 г.). В РПД внесены следующие изменения и дополнения:

№ изменения: 1	
№ страницы с изменением:	
Исключить:	Включить:
№ изменения: 2	
№ страницы с изменением:	
Исключить:	Включить: